◎ 公開特許公報(A) 昭61-263297

⑤Int Cl.⁴

创出

願

人

識別記号

株式会社東芝

广内整理番号

43公開 昭和61年(1986)11月21日

H 05 K 3/34 B 23 K 1/12 6736-5F E-8315-4E

審査請求 有 発明の数 1 (全4頁)

匈発明の名称 電子部品の製造方法

②特 願 昭60-105370

砂発 明 者 福 岡 義 孝砂発 明 者 ニ 井 稔

東京都府中市東芝町 1 株式会社東芝府中工場内 東京都府中市東芝町 1 株式会社東芝府中工場内

川崎市幸区堀川町72番地

迎代 理 人 弁理士 須山 佐一

明報審

1. 発明の名称

電子部品の製造方法

2. 特許請求の範囲

(2) セラミックス配線基板の両面に半田ペーストを印刷乾燥する工程と、この半田ペーストの印刷された一方の面にチップ部品を搭載する工程と、前記半田ペーストをベルトリフローにより溶融させて前記チップ部品を固定する工程と、この基板

の他方の面にチップ部品を搭載する工程と、前記他方の面の半田を高エネルギービームにより溶融させて前記チップ部品を固定する工程とからなることを特徴とする電子部品の製造方法。3. 発明

発明の詳細な説明 の 詳細 な 説 明

[発明の技術分野]

本発明はセラミックス配線基板の両面にチップ部品を実装した電子部品の製造方法に関する。

[発明の技術的背景とその問題点]

近年、電子機器の小型化、軽量化、高速化、高 信頼性化の要求が著しく高まってきており、それ らの要求を満足すべく、セラミックス配線基板の 両面にチップ部品を実装した電子部品が製造され ている。

このような電子部品は、第2図(A)に示すように、まずセラミックス配線基板1の両面に半田ペーストを印刷乾燥したのち、半田ペーストの印刷された一方の面aの所定位置にチップ部品3aを搭載し、次いでこの面aの半田2aをベルトリフローにより溶融させてチップ部品のリード4と

固定することによりチップ部品3aを装着した後、他方の面bにチップ部品3bを搭載し、同様に半田2bをベルトリフローにより溶融させてチップ部品3bを装着して製造されている。この方法では、第2図(B)に示すように、面bの半田2bをベルトリフローする際面aの半田2aが容さるいは位置ずれが起こるという問題がある。

この問題を回避する方法として次のような方法が知られている。

(イ)面a (最初に実装する面)に印刷する半田 2 a を面 b に印刷する半田 2 b より融点の高い ものとする。例えば第 3 図に示すように面 a に は S n / P b 1 0 / 9 0 半田ペースト (融点 2 8 0 ℃)、面 B には S n / P b 6 3 / 3 7 半田 ペースト (融点 1 8 3 ℃)をそれぞれ印刷し、 面 b の半田 2 b を 2 8 0 ℃未満の温度でベルト リフローにより溶融させる。

(ロ)面aにチップ部品を搭載する際、第4図に 示すように、チップ部品3aの下面に非導電性

光により溶融される側の半田ペーストの印刷乾燥は、他の面のチップ部品の半田固定を完了した梭行なう方法と、あらかじめ両面を同時に印刷乾燥しておく方法のいずれも行なうことができる。

[発明の実施例]

次に本発明の実施例について図面を用いて説明する。

なお、第2図と同一部分には同一符号を付して 重複する説明を省略する。

また、あらかじめセラミックス配線基板 1 の両面に半田ペーストを印刷乾燥させておき、上述し

エポキシ樹脂接着削5等を塗布してチップ部品 3aを固定する。

しかしながら(イ)の方法では、面a に使用する 高融点の半田ペーストの濡れ性が悪いためチップ部品の装着が困難であり、(ロ)の方法では製造工程が増加するのでそれに伴い、製品の高コスト化という結果を招くという欠点があった。

[発明の目的]

本発明はこのような従来の欠点を解消するためになされたもので、チップ部品の欠落や位置ずれのない電子部品の製造方法を提供することを目的とする。

[発明の概要]

すなわち本発明方法は、セラミックス配線基板にチップ部品を半田ペーストを用いてをプルトの面の半田ペーストをレーザ光のフローにより溶融させ、反対側の面をレーザ光のような光エネルギーピームにより溶融の位置でしたチップ部品の位置すれたより、はじめに固定したチップ部品の位置すれたよくしたものである。本発明方法では、レーザ

た方法と同様に一方の面へのチップ部品の搭載、 ベルトリフロー、他方の面へのチップ部品の搭載、 レーザ光による溶融を順に行なうようにしてもよい。

この方法によれば面 b は局部的に加熱されるので、半田をリフローする際、面 a の半田を溶かすことなくチップ部品の実装を行なうことができる。

以上説明したように本発明方法によればチップ部品の欠落や位置すれを生じることなくセラミックス配線基板の両面にチップ部品を実装することができ、製造歩留りや信頼性を向上させることができる。

4. 図面の簡単な説明

第1図は本発明方法を説明するための斜視図、 第2図(イ)、(ロ)、第3図および第4図は従来方法を説明するための断面図である。

> 1 ··· ··· ··· セラミックス配線基板 2 a 、 2 b ··· 印刷された半田

3 a 、 3 b … チップ部品

4 …………リードまたは電極

5 接着削

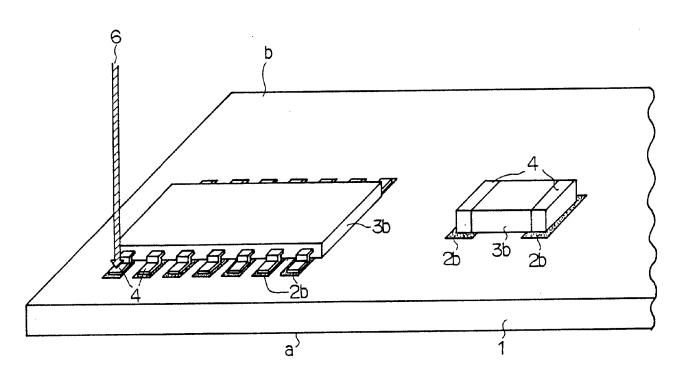
6 レーザ光

出額人

株式会社 東芝

代理人弁理士

須 山 佐 一



第 1 図

